



株式会社 ユリ電気商会

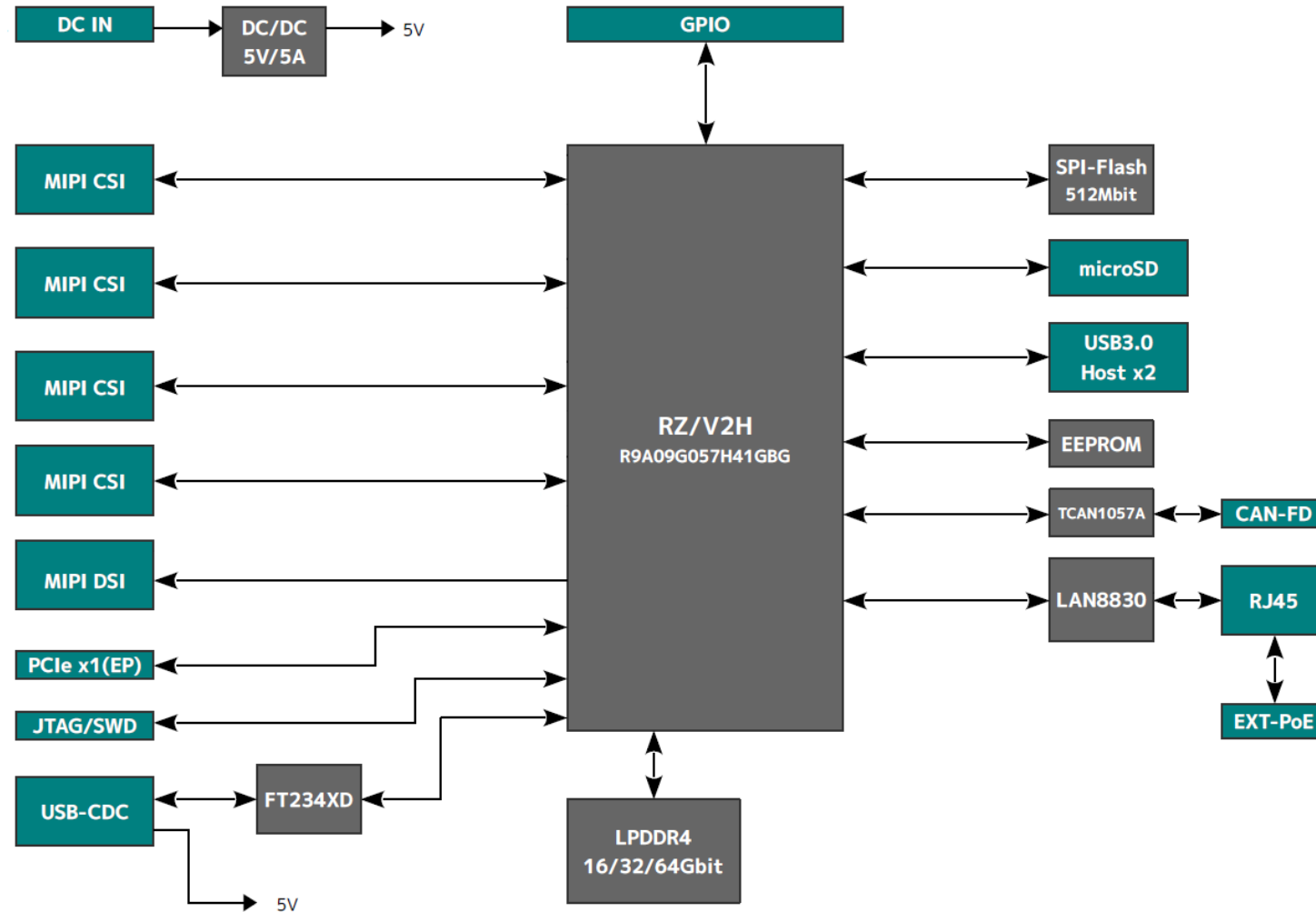
Yuridenki-shokai Co. Ltd.

Kakip H/W

簡易リファレンス



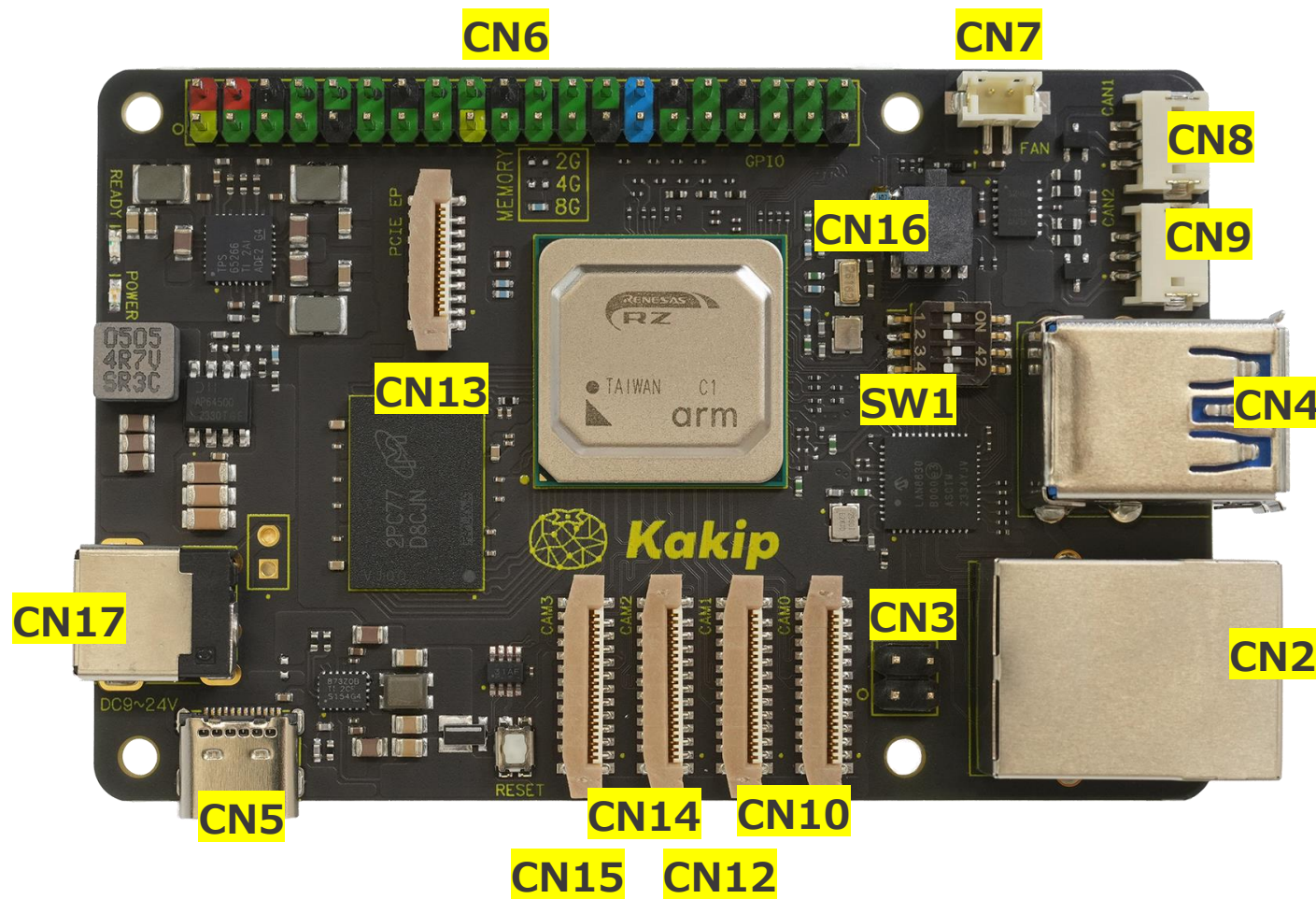
Kakip block diagram



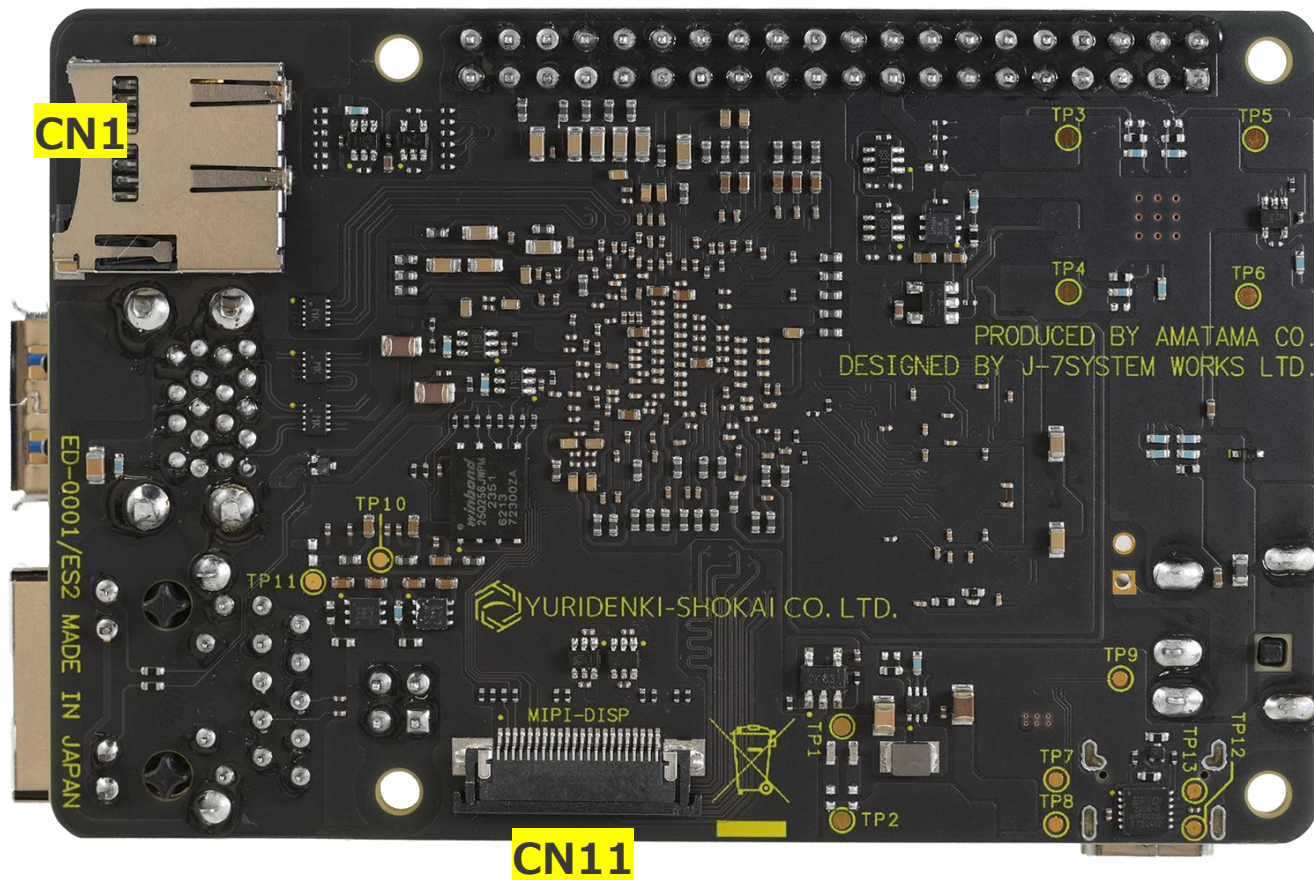


Kakip (実装面)

CN	Name
1	microSD
2	RJ45
3	PoE
4	USB Type-A
5	USB Type-C
6	GPIO
7	FAN
8	CAN1
9	CAN2
10	MIPI CAM0
11	MIPI DSI
12	MIPI CAM1
13	PCIE
14	MIPI CAM2
15	MIPI CAM3
16	JTAG
17	DC/IN



SW	Name
1	Mode

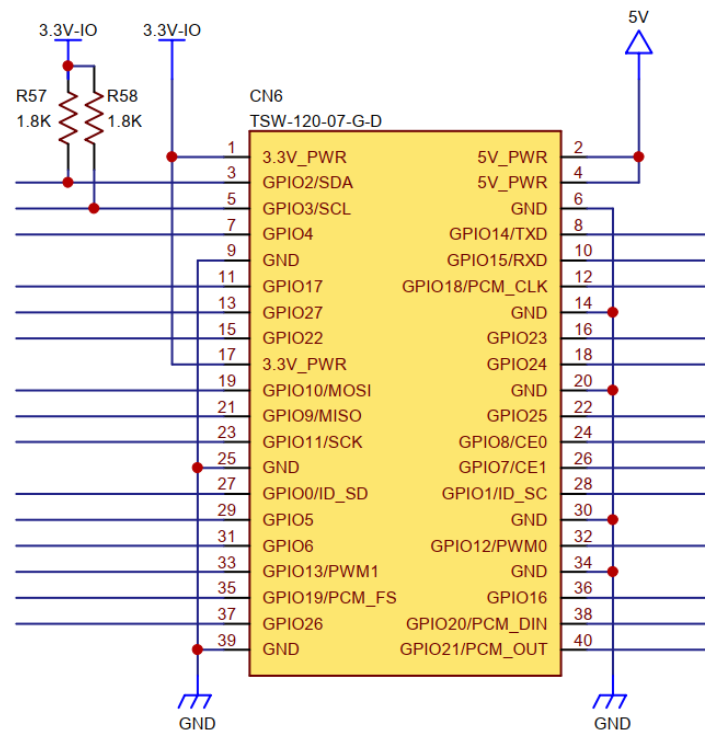




GPIO

Name	Pin	Pin	Name
3.3V_PWR	1	2	5V_PWR
GPIO2/SDA	3	4	5V_PWR
GPIO3/SCL	5	6	GND
GPIO4	7	8	GPIO14/TXD
GND	9	10	GPIO15/RXD
GPIO17	11	12	GPIO18/PCM_CLK
GPIO27	13	14	GND
GPIO22	15	16	GPIO23
3.3V_PWR	17	18	GPIO24
GPIO10/MOSI	19	20	GND
GPIO9/MISO	21	22	GPIO25
GPIO11/SCK	23	24	GPIO8/CE0
GND	25	26	GPIO7/CE1
GPIO0/ID_SD	27	28	GPIO1/ID_SC
GPIO5	29	30	GND
GPIO6	31	32	GPIO12/PWM0
GPIO13/PWM1	33	34	GND
GPIO19/PCM_FS	35	36	GPIO16
GPIO26	37	38	GPIO20/PCM_DIN
GND	39	40	GPIO21/PCM_OUT

GPIOコネクタブロック



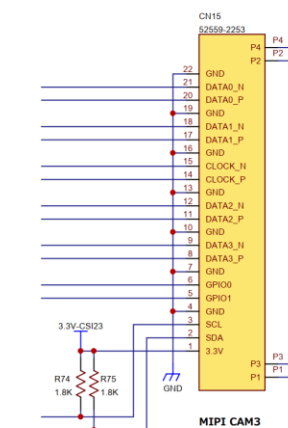
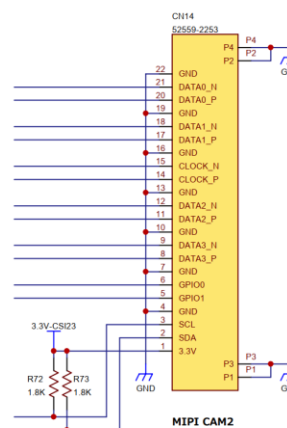
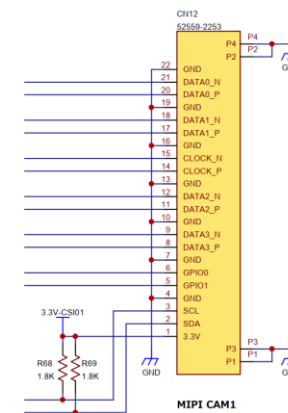
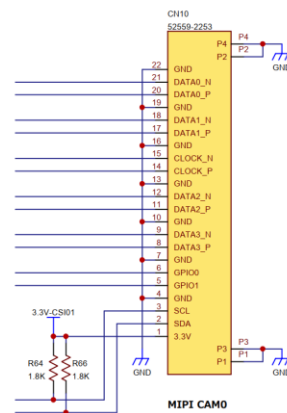


MIPI-CSI2

CSI x 4

Pin	Name
1	13.3V
2	SDA
3	SCL
4	GND
5	GPIO1
6	GPIO0
7	GND
8	DATA3_P
9	DATA3_N
10	GND
11	DATA2_P
12	DATA2_N
13	GND
14	CLOCK_P
15	CLOCK_N
16	GND
17	DATA1_P
18	DATA1_N
19	GND
20	DATA0_P
21	DATA0_N
22	GND

MIPI-CSIコネクタブロック (22ピンFFC ×4)



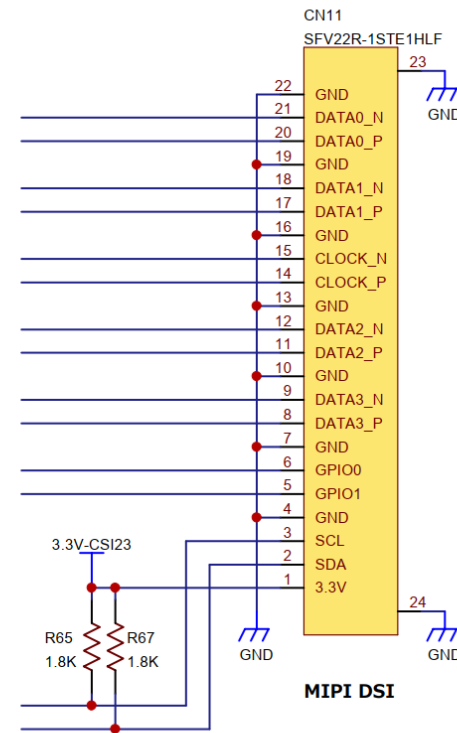


MIPI-DSI

DSI x 1

Pin	Name
1	3.3V
2	SDA
3	SCL
4	GND
5	GPIO1
6	GPIO0
7	GND
8	DATA3_P
9	DATA3_N
10	GND
11	DATA2_P
12	DATA2_N
13	GND
14	CLOCK_P
15	CLOCK_N
16	GND
17	DATA1_P
18	DATA1_N
19	GND
20	DATA0_P
21	DATA0_N
22	GND

MIPI-DSIコネクタブロック (22ピンFFC)



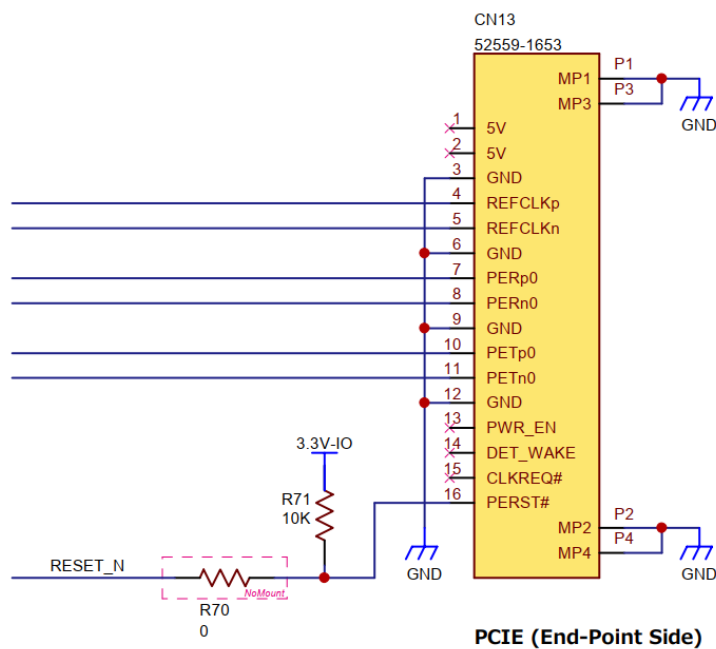


PCIe EP

PCIe x 1

Pin	Name
1	5V
2	5V
3	GND
4	REFCLKp
5	REFCLKn
6	GND
7	PERp0
8	PERn0
9	GND
10	PETp0
11	PETn0
12	GND
13	PWR_EN
14	DET_WAKE
15	CLKREQ#
16	PERST#

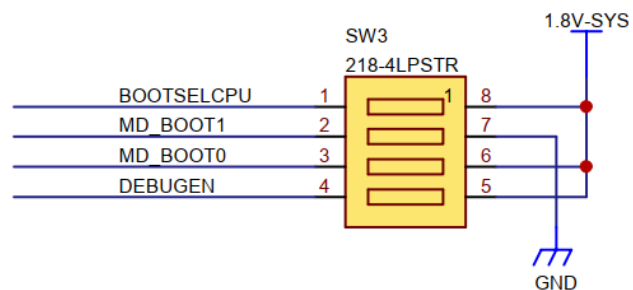
PCIE-EPコネクタブロック (16ピンFFC)





DIP SW

動作モード設定DIPSW



DIPスイッチ動作設定

DIP1	BOOTSEL	ON	Cortex-A55からブート
		OFF	Cortex-M33からブート
DIP2:3	MDBOOT	ON ON	指定禁止
		OFF ON	SCIFからブート(CM33,CA55)
		ON OFF	SDカードからブート(CA55のみ) *
		OFF OFF	QSPI-Flashからブート(CM33,CA55) *
DIP4	DEBUGEN	ON	JTAGデバッグモード
		OFF	ノーマルモード

* 指定のストレージにブートイメージが無い場合はSCIFに移行



寸法図

